523,690

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2004 年2 月12 日 (12.02.2004)

PCT

(10) 国際公開番号
WO 2004/013755 A1

特許協力条約に基づいて公開された国際出願

(51) 国際特許分類[7]: G06F 11/00

(21) 国際出願番号: PCT/JP2003/009894

(22) 国際出願日: 2003 年8 月4 日 (04.08.2003)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2002-227888 2002 年8 月5 日 (05.08.2002) JP

(71) 出願人 (米国を除く全ての指定国について): 財団法人大阪産業振興機構 (OSAKA INDUSTRIAL PROMOTION ORGANIZATION) [JP/JP]; 〒541-0053 大阪府 大阪市 中央区本町1-4-5 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 斉藤 和典 (SAITO,Kazunori) [JP/JP]; 〒567-0047 大阪府 茨木市 美穂ヶ丘 5番1号 大阪大学内 Osaka (JP).

(74) 代理人: 河野 登夫 (KOHNO,Takao); 〒540-0035 大阪府 大阪市中央区 釣鐘町二丁目4番3号 河野特許事務所 Osaka (JP).

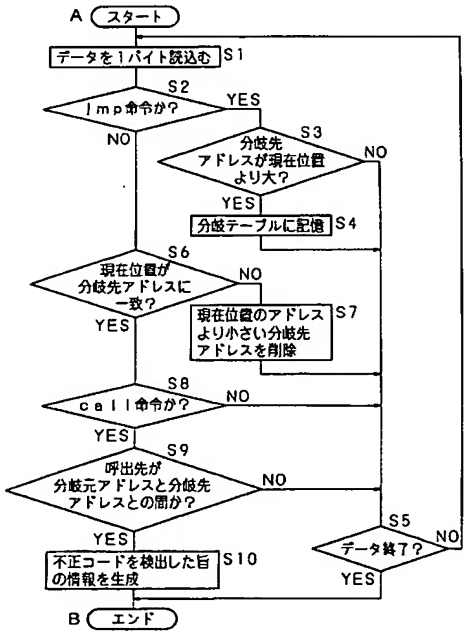
(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許

[続葉有]

(54) Title: DATA PROCESSING METHOD, DATA PROCESSING DEVICE, COMPUTER PROGRAM, AND RECORDING MEDIUM

(54) 発明の名称: データ処理方法、データ処理装置、コンピュータプログラム、及び記録媒体



A...START
S1...READ IN 1 BYTE OF DATA
S2...JUMP INSTRUCTION?
S3...JUMP DESTINATION ADDRESS IS GREATER THAN THE CURRENT POSITION?
S4...STORE IN THE JUMP TABLE
S6...CURRENT POSITION COINCIDES WITH THE JUMP DESTINATION ADDRESS?
S7...DELETE JUMP DESTINATION ADDRESS SMALLER THAN THE CURRENT POSITION ADDRESS
S8...CALL INSTRUCTION?
S9...CALL DESTINATION BETWEEN JUMP ORIGIN ADDRESS AND JUMP DESTINATION ADDRESS?
S10...GENERATE INFORMATION THAT UNAUTHORIZED CODE HAS BEEN DETECTED
S5...DATA END?
B...END

(57) Abstract: A jump origin address and a jump destination address of a jump instruction (jmp instruction) are stored. It is judged whether a call instruction for calling an instruction code group for executing an external command is related to the jump destination address. When a call instruction is related to the jump destination address, it is judged whether the call destination is located between the jump origin address and the jump destination address. When the call destination by the call instruction is located between the jump origin address and the jump destination address, information that an unauthorized code has been detected is generated.

[続葉有]

WO 2004/013755 A1

(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 国際調査報告書

２文字コード及び他の略語については、定期発行される各*PCT*ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 分岐命令（ｊｍｐ命令）の分岐元アドレスと分岐先アドレスとを記憶し、分岐先アドレスに外部コマンドを実行させるための命令コード群を呼出すための呼出命令（ｃａｌｌ命令）が対応付けられているか否かを判断し、呼出命令が分岐先アドレスに対応付けられている場合、その呼出先が分岐元アドレスと分岐先アドレスとの間にあるか否かを判断し、呼出命令による呼出先が分岐元アドレスと分岐先アドレスとの間にある場合、不正コードを検出した旨の情報を生成する。

明　細　書

データ処理方法、データ処理装置、コンピュータプログラム、及び記録媒体

技術分野

本発明は、不正な処理を実行するデータを検出するデータ処理方法、データ処理装置、該データ処理装置を実現するためのコンピュータプログラム、及び該コンピュータプログラムが記録されているコンピュータでの読取りが可能な記録媒体に関する。

背景技術

インターネット網の普及に伴い、各種の情報処理装置がコンピュータウィルス、クラッキング等の攻撃の対象となり、それらの脅威に晒される可能性が高くなってきている。

例えば、近年、「ニムダ」、「コードレッド」等のコンピュータウィルスに代表されるように、システムプログラム又はウェブブラウザのようなアプリケーションプログラムの脆弱性（セキュリティホール）を利用して自己増殖させ、甚大な被害を与えたケースが存在する。

前述のようなコンピュータウィルス、クラッキング等による攻撃では、不正な処理を行う命令コード（以下、不正コードという）を含む攻撃データを攻撃対象であるサーバ装置、パーソナルコンピュータ等の情報処理装置に対して送信し、その情報処理装置にて前記命令コードが実行されるようにしている。このような攻撃手法は様々なものが存在し、その１つとしてバッファオーバフローによる攻撃手法が知られている。バッファオーバフローでは、スタック内に確保されたバッファにおいて、確保されたバッファ以上のスタッ

クエリアに書込みが行われている状態であり、バッファオーバフローの状態に陥った場合、予期せぬ変数破壊を招き、プログラムの誤動作の原因となり得る。バッファオーバフローによる攻撃では、プログラムの誤動作を意図的に引き起し、例えばシステムの管理者権限を取得することが行われる。

これらのコンピュータウィルス、クラッキング等の攻撃に対処するため、従来では、受信したデータに対して不正コードにみられる特定のビットパターンの有無を検出する。そして、そのようなビットパターンが受信したデータに含まれている場合には、不正コードを含んだ攻撃データであると判定し、データの受信拒否、ユーザへの報知等の処理を行うようにしている。

そのため、従来の手法により様々なコンピュータウィルス、クラッキング等の攻撃に対処するためには、各コンピュータウィルス、クラッキングに対応した特定のビットパターンをデータベースに記憶させて予め用意しておく必要があり、新種のコンピュータウィルス、クラッキング手法が発見された場合には、前記データベースを更新して対処しなければならない。

ところで、攻撃データに対する従来の検出方法では、前述のように既知のビットパターンを検出するか、又はＮＯＰ命令（NOP : non-operation ）の単純な繰り返しといった攻撃処理にとって、本質的とはいえない部分の構造を検出するようにしてきた。そのため、攻撃データのバリエーションに弱く、未知の攻撃データが現れる毎に、検出に用いるビットパターンのデータベースを更新する必要があり、データベースが更新されるまでのタイムラグが問題になっていた。

発明の開示

本発明は斯かる事情に鑑みてなされたものであり、分岐命令に係

る命令コードを入力されたデータから検索し、分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断し、分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断する構成とすることにより、不正な処理を行う命令コード群を検出するためのビットパターンを予め用意する必要がなく、不正な処理を行う未知の命令コード群に対しても検出可能なデータ処理方法、データ処理装置、該データ処理装置を実現するためのコンピュータプログラム、及び該コンピュータプログラムが記録されているコンピュータでの読取りが可能な記録媒体を提供することを目的とする。

第１発明に係るデータ処理方法は、複数の命令コードを含むデータの入力を受付け、受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理方法において、分岐命令に係る命令コードを前記データから検索し、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶し、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断し、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶し、記憶した呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断することを特徴とする。

第２発明に係るデータ処理装置は、複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否か

を判断するデータ処理装置において、分岐命令に係る命令コードを前記データから検索する手段と、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶する手段と、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断する手段と、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶する手段と、記憶した呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断する手段と、前記呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にある場合、前記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特徴とする。

第３発明に係るデータ処理装置は、第２発明に係るデータ処理装置において、前記命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かの判断をする手段を更に備え、前記文字列が前記復帰先アドレスに対応付けられている場合、前記データが不正処理を実行するデータである旨の情報を出力すべくなしてあることを特徴とする。

第４発明に係るデータ処理装置は、複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理装置において、所定の処理を実行する命令コード群を呼出すための命令コードを前記データから検索する手段と、前記命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かを判断する手段と、前記文字列が前記復帰先アドレスに対応付けられている場合、前記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特徴とする。

第５発明に係るデータ処理装置は、複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理装置において、所定の処理を実行する命令コード群を呼出すための命令コードを前記データから検索する手段と、前記命令コードが検索された場合、前記命令コード群の復帰先アドレスを取得するための命令コードが前記命令コード群に含まれるか否かを判断する手段と、前記命令コードが前記命令コード群に含まれる場合、前記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特徴とする。

第６発明に係るコンピュータプログラムは、コンピュータに、入力された複数の命令コードを含むデータに基づいて実行される処理が不正処理であるか否かを判断させるステップを有するコンピュータプログラムにおいて、コンピュータに、分岐命令に係る命令コードを前記データから検索させるステップと、コンピュータに、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶させるステップと、コンピュータに、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断させるステップと、コンピュータに、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶させるステップと、コンピュータに、記憶させた呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断させるステップと有することを特徴とする。

第７発明に係るコンピュータでの読取りが可能な記録媒体は、コンピュータに、入力された複数の命令コードを含むデータに基づい

て実行される処理が不正処理であるか否かを判断させるステップを有するコンピュータプログラムが記録されているコンピュータでの読取りが可能な記録媒体において、コンピュータに、分岐命令に係る命令コードを前記データから検索させるステップと、コンピュータに、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶させるステップと、コンピュータに、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断させるステップと、コンピュータに、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶させるステップと、コンピュータに、記憶させた呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断させるステップと有するコンピュータプログラムが記録されていることを特徴とする。

第１発明、第２発明、第６発明、及び第７発明にあっては、分岐命令に係る命令コードを入力されたデータから検索し、検索された命令コードの分岐元アドレス及び分岐先アドレスを記憶し、分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断し、分岐先アドレスに前記命令コードが対応付けられていると判断した場合、命令コードの呼出先アドレスを記憶し、記憶した呼出先アドレスが分岐元アドレス及び分岐先アドレスの間にあるか否かを判断するようにしている。したがって、通常のデータ（実行コード）には見られない普遍的な構造に着目しているため、不正コードを変形させた場合であっても検出できる可能性が高く、未知の攻撃データが現れたときでも、不正コードの本質的処理が変わらない限り、不正コードを見抜くことができる。また、命令コードを逐次的に読込むことによって、不

正コードであるか否かの判定が可能であるため処理速度が速く、例えば通信により受信したデータに対してリアルタイムに判定することができる。

第３発明にあっては、命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かの判断をする手段を更に備えているため、不正コードの検出精度が向上する。

第４発明にあっては、所定の処理を実行する命令コード群を呼出すための命令コードを入力されたデータから検索し、命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かを判断するため、不正コードであるか否かの判定が簡単であり、しかも精度良く判定することができる。

第５発明にあっては、所定の処理を実行する命令コード群を呼出すための命令コードを入力されたデータから検索し、前記命令コードが検索された場合、命令コード群に復帰先アドレスを取得するための命令コードが含まれるか否かを判断するため、不正コードであるか否かの判定が簡単であり、しかも精度良く判定することができる。

図面の簡単な説明

第１図は本発明のデータ処理装置を利用した侵入検出システムを説明する模式的構成図、第２図は不正コードの特徴的構造を説明する概念図、第３図は不正コードの特徴的構造を説明する概念図、第４図は本実施の形態に係る侵入検出システムの処理手順を説明するフローチャート、第５図は侵入検出の際に利用される分岐テーブルの一例を示す概念図、第６図は偽装された不正コードの特徴的構造を説明する概念図、第７図は偽装された不正コードの特徴的構造を説明する概念図、第８図は本実施の形態に係る侵入検出システムの

処理手順を説明するフローチャート、第９図は本実施の形態に係る侵入検知システムの構成を説明する模式図である。

発明を実施するための最良の形態

以下、本発明をその実施の形態を示す図面に基づいて具体的に説明する。

実施の形態１．

第１図は本発明のデータ処理装置を利用した侵入検出システムを説明する模式的構成図である。図中１０は本発明のデータ処理装置を具体化した中継装置であり、例えば、ルータ、スイッチ、ブロードバンドルータ等のデータ通信を中継する装置である。中継装置１０は、ＣＰＵ１１、メモリ１２、及び通信インターフェース（以下、通信ＩＦという）１３，１４を備えており、通信ＩＦ１３に接続された情報処理装置２０とインターネット網のようなデータ通信網Ｎを介して通信ＩＦ１４に接続された他の情報処理装置３０と間で、各種データの送受信を中継する。情報処理装置２０，３０は、例えば、パーソナルコンピュータ、サーバ装置、携帯電話機、ＰＤＡ（Personal Digital Asistant）等のデータ通信を行うことができる装置である。

情報処理装置３０から送信されたデータを中継装置１０が受信した際、中継装置１０は受信したデータが不正な処理を実行する命令コード（以下、不正コードという）を含んだデータであるか否かを判断し、不正コードを含んでいる場合には、通信の遮断、警報の出力等の処理を行う。

中継装置１０のメモリ１２は、ルーティングテーブル１２ａ、フィルタリングテーブル１２ｂ、及び分岐テーブル１２ｃを備えている。

ルーティングテーブル１２ａには通信の経路制御情報が記憶されており、該経路制御情報によって、情報処理装置２０から送信されるデータの伝送経路が決定される。フィルタリングテーブル１２ｂには受信を拒否すべき通信相手の識別情報（例えば、ＩＰアドレス又はポート番号等）が記憶されており、前記識別情報に該当する情報処理装置からのデータを受信した場合、そのデータを情報処理装置２０へ送信しないようにしている。

また、メモリ１２には本発明のコンピュータプログラムが予め記憶されており、ＣＰＵ１１が当該コンピュータプログラムを実行することによって、中継装置１０は、不正コードを検出する侵入検出システムとして動作する。分岐テーブル１２ｃには、前記コンピュータプログラムが起動中に取得した特定の命令コードに係るメモリアドレス（以下、単にアドレスという）が記憶され、不正コードを含んだデータであるか否かを判断する際に利用される。

中継装置１０のＣＰＵ１１は、これらのテーブルに対して適宜書込み処理、又は読込み処理を行い、通信制御を行うようにしている。

以下、発明者らの知見に基づいて見出された不正コードの特徴的構造について説明する。発明者らは不正コードの普遍的な特徴として、分岐命令（以下、ｊｍｐ命令という）により指定された分岐先に呼出命令（以下、ｃａｌｌ命令という）が設定されていること、そしてその呼出先がｊｍｐ命令とｃａｌｌ命令との間にあることを見出している。そして、ｃａｌｌ命令によって、スタックへ格納されたアドレス、すなわちｃａｌｌ命令の次のアドレスを呼出し先の命令コード群にて取得して、取得したアドレスを用いて起動したいコマンドを実行させるようにしている。

第２図及び第３図は、不正コードの特徴的構造を説明する概念図である。前述したように、処理を分岐させるためのｊｍｐ命令の分

岐先に対応させてｃａｌｌ命令を設定している。すなわち、ｊｍｐ命令の分岐先アドレス（Ａ１０）にｃａｌｌ命令を対応させている。

そして、ｃａｌｌ命令の呼出し先に、外部コマンドを呼び出すための命令コード群（Ａ２～Ａ６）を対応付け、そのｃａｌｌ命令による呼出し先が、分岐元アドレス（Ａ１）と分岐先アドレス（Ａ１０）との間にくるように設定している。この命令コード群において、ｃａｌｌ命令によってスタックへ格納されたアドレス、すなわちｃａｌｌ命令の次のアドレス（Ａ１１）をｐｏｐ命令によって取得し、取得したアドレスを利用して、外部コマンドを実行させるようにしている。

したがって、不正コードの作成者が意図した任意の外部コマンドをｃａｌｌ命令の次のアドレスに対応させることによって、これらの命令コードが実行されるときに、前記外部コマンドが呼出されて実行される構成となっている。

なお、前記命令コード群とｃａｌｌ命令との間（Ａ７～Ａ９）にはダミーの初期データ及び作業領域を設けても良いことは勿論である。

前述した不正コードは、第３図に模式的に示した如く、（１）ｊｍｐ命令の分岐先にｃａｌｌ命令が存在すること、（２）ｃａｌｌ命令の呼出先がｃａｌｌ命令とｊｍｐ命令との間に存在することを特徴としている。

中継装置１０では、このような特徴的構造を持つ不正コードを通信ＩＦ１４にて受信したデータから検出し、警報を出力するか又は通信の遮断を行うようにしている。

以下、前述した特徴的構造をもつ不正コードの検出手順について説明する。第４図は本実施の形態に係る侵入検出システムの処理手順を説明するフローチャートであり、第５図は侵入検出の際に利用

される分岐テーブル１２ｃの一例を示す概念図である。まず、中継装置１０のＣＰＵ１１は通信ＩＦ１４にて受信したデータを１バイト読込む（ステップＳ１）。そして、ＣＰＵ１１は、読込んだデータがｊｍｐ命令か否かを判断する（ステップＳ２）。読込んだデータがｊｍｐ命令である場合（Ｓ２：ＹＥＳ）、ＣＰＵ１１は、そのｊｍｐ命令で指定される分岐先のアドレスが、現在位置のアドレスよりも大きいか否かを判断する（ステップＳ３）。

分岐先のアドレスが現在位置のアドレスよりも大きいと判断した場合（Ｓ３：ＹＥＳ）、現在位置のアドレス（分岐元アドレス）と分岐先のアドレス（分岐先アドレス）とを対応付けて分岐テーブル１２ｃに記憶させる（ステップＳ４）。第２図に示した如きデータの例では、アドレスＡ１のデータを読込んだ場合、そのデータはｊｍｐ命令であり、当該ｊｍｐ命令で指定される分岐先のアドレス（Ａ１０）がアドレスＡ１よりも大きいため、分岐元アドレスとしてＡ１、分岐先アドレスとしてＡ１０が分岐テーブル１２ｃに記憶される（第５図参照）。

ステップＳ３にて、分岐先アドレスが現在位置のアドレスよりも小さいと判断した場合（Ｓ３：ＮＯ）、又はステップＳ４にて、分岐テーブル１２ｃに分岐元アドレスと分岐先アドレスとを記憶させた場合、ＣＰＵ１１は、読込むべきデータが終了したか否かを判断し（ステップＳ５）、読込むべきデータが未だ残っていると判断した場合（Ｓ５：ＮＯ）、処理をステップＳ１へ戻し、読込むべきデータが終了したと判断した場合（Ｓ５：ＹＥＳ）、本ルーチンを終了する。

ステップＳ２において、読込んだデータｊｍｐ命令でないと判断した場合（Ｓ２：ＮＯ）、ＣＰＵ１１は、現在位置のアドレスが分岐テーブル１２ｃに記憶された分岐先アドレスに一致するか否かを

判断する（ステップＳ６）。現在位置のアドレスが分岐先のアドレスに一致しない場合（Ｓ６：ＮＯ）、現在位置のアドレスより小さい分岐先アドレスを分岐テーブル１２ｃから削除する（ステップＳ７）。そして、ステップＳ５の処理を行い、再度ステップＳ１へ処理を戻すか、又は本ルーチンの処理を終了するか否かの判断をする。

現在位置のアドレスが分岐テーブル１２ｃに記憶された分岐先アドレスに一致すると判断した場合（Ｓ６：ＹＥＳ）、ＣＰＵ１１は、現在位置のアドレスに対応付けられた命令コードがｃａｌｌ命令であるか否かを判断する（ステップＳ８）。現在位置のアドレスに対応付けられた命令コードがｃａｌｌ命令であると判断した場合（Ｓ８：ＹＥＳ）、ＣＰＵ１１は、分岐テーブル１２ｃを参照することによって、前記ｃａｌｌ命令による呼出先が分岐元アドレスと分岐先アドレスとの間にあるか否かを判断する（ステップＳ９）。

ステップＳ８にて、ｃａｌｌ命令でないと判断した場合（Ｓ８：ＮＯ）、又はステップＳ９にて、呼出先が分岐元アドレスと分岐先アドレスとの間にないと判断した場合（Ｓ９：ＮＯ）、処理をステップＳ５へ移行させる。

ｃａｌｌ命令による呼出先が分岐テーブル１２ｃに記憶された分岐元アドレスと分岐先アドレスとの間にあると判断した場合（Ｓ９：ＹＥＳ）、ＣＰＵ１１は、不正コードを検出した旨の情報を生成する（ステップＳ１０）。

前述の不正コードを検出した旨の情報は、中継装置１０に液晶ディスプレイ等の表示部を設けて表示させるようにしてもよく、また、ブザー、ＬＥＤランプ等の警報部を設けて報知するようにしてもよい。更に、前記情報を情報処理装置２０へ送信し、情報処理装置２０が備える表示部（不図示）にて表示させるようにしてもよい。更に、前記不正コードを検出した旨の情報が生成されたことを受けて

通信を遮断するようにしてもよい。

なお、前述したようにｃａｌｌ命令によりスタックへ格納されるアドレスには、実行させたい外部コマンドの文字列が存在するため、ｃａｌｌ命令の次のアドレスにアスキー文字列（コマンド名）が存在するか否かを傍証として利用することにより、不正コードの検出精度を向上させることができる。

また、ｃａｌｌ命令の次のアドレスにアスキー文字列が存在するか否かについての判断を単独で行うことによっても、不正コードの有無を検出できることが発明者らの検討により知られている。

このように、本実施の形態では、データを逐次的に読込んで処理することにより、不正コードが含まれているか否かについて判断できるため、不正コードの有無を検出するアルゴリズムが簡単であり、しかも高速処理が可能である。

実施の形態２．

前述の不正コードでは、ｃａｌｌ命令の次のアドレスに実行させたい外部コマンドを置くこと特徴としており、実施の形態１では、そのような外部コマンドを呼出すための特殊な構造を見出すことによって、不正コードを検出していた。しかしながら、実行させたい外部コマンドは必ずしもｃａｌｌ命令の次に置く必要はなく、不正コードの作者によって予め定められたアドレス分だけ位置をずらして置くことも可能である。このような不正コードをここでは偽装された不正コードと呼び、以下、この偽装された不正コードの特徴的構造、及び検出手順について説明する。なお、中継装置１０の構成、及び情報処理装置２０，３０との接続構成は実施の形態１と同様であるため説明を省略する。

第６図及び第７図は偽装された不正コードの特徴的構造を説明する概念図である。偽装された不正コードでも、ｃａｌｌ命令によっ

て呼出された命令コード群において、起動したい外部コマンドに対応付けられているアドレスを取得するようにしていることは前述と同様であるが、ｃａｌｌ命令と外部コマンドとの間に固定長を有するダミーの命令コードを置いて偽装していることが実施の形態１で説明した不正コードと異なる。

すなわち、第６図に示した構造を有する偽装された不正コードでは、ｃａｌｌ命令によりスタックへ格納されたアドレス（Ａ２）を、Ａ１６～Ａ２０に規定された命令コード群にて取得し、そのアドレスＡ２から５つ目のアドレス（Ａ７）に対応付けられている外部コマンドを起動させるようにするのである。

このような偽装された不正コードは、実施の形態１で説明した処理によっては検出不可能であるが、第７図に模式的に示した如く、（１）ｃａｌｌ命令によって命令コード群を呼出し、（２）その命令コード群において、ｃａｌｌ命令によってスタックへ格納したアドレスをｐｏｐ命令により取得するという特徴的構造を依然として有していることが分かる。したがって、ｃａｌｌ命令によって呼出された命令コード群において、ｐｕｓｈ命令が先行しないｐｏｐ命令を検索することによって、偽装された不正コードを検出することが可能となる。

以下、偽装された不正コードの検出手順について説明する。

第８図は本実施の形態に係る侵入検出システムの処理手順を説明するフローチャートである。まず、中継装置１０のＣＰＵ１１は、受信したデータからｃａｌｌ命令を検索する（ステップＳ２１）。そして、検索の結果、ｃａｌｌ命令があるか否かを判断し（ステップＳ２２）、ｃａｌｌ命令がある場合（Ｓ２２：ＹＥＳ）、ＣＰＵ１１は、検索されたｃａｌｌ命令のアドレスをメモリ１２に記憶させる（ステップＳ２３）。受信したデータにｃａｌｌ命令がない場

合（Ｓ２２：ＮＯ）、本侵入検出システムによる処理を終了する。

検索されたｃａｌｌ命令のアドレスを記憶させた後、そのｃａｌｌ命令により指定される呼出先アドレスへ移動させ（ステップＳ２４）、データを１バイト読込む（ステップＳ２５）。

次いで、ＣＰＵ１１は、読込んだデータがスタックへアドレスを格納するためのｐｕｓｈ命令か否かを判断する（ステップＳ２６）。ｐｕｓｈ命令であると判断した場合（Ｓ２６：ＹＥＳ）、現在アドレスを記憶して（ステップＳ２７）、処理をステップＳ２５へ戻す。

読込んだデータがｐｕｓｈ命令でないと判断した場合（Ｓ２６：ＮＯ）、ｐｏｐ命令であるか否かを判断する（ステップＳ２８）。ｐｏｐ命令でないと判断した場合（Ｓ２８：ＮＯ）、呼出先のルーチンが終了したか否かを判断する（ステップＳ３１）。

呼出先のルーチンが終了していないと判断した場合（Ｓ３１：ＮＯ）、処理をステップＳ２５へ戻し、呼出先のルーチンが終了したと判断した場合（Ｓ３１：ＹＥＳ）、ステップＳ２３にて記憶させたアドレスを参照し、呼出元の次のアドレスへ移動させ（ステップＳ３２）、ｃａｌｌ命令を再度検索し直す。

ステップＳ２５で読込んだデータがｐｏｐ命令であると判断した場合（Ｓ２８：ＹＥＳ）、ＣＰＵ１１は、ステップＳ２７にて記憶させたアドレスを参照することによって、ｐｕｓｈ命令が先行しないｐｏｐ命令であるか否かを判断する（ステップＳ２９）。ｐｕｓｈ命令が先行しないｐｏｐ命令でないと判断した場合（Ｓ２９：ＮＯ）、処理をステップＳ３１へ移行する。

ステップＳ２５で読込んだデータが、ｐｕｓｈ命令が先行しないｐｏｐ命令であると判断した場合（Ｓ２９：ＹＥＳ）、ＣＰＵ１１は、不正コードを検出した旨の情報を生成する（ステップＳ３０）。

前述の不正コードを検出した旨の情報は、実施の形態１と同様に、

中継装置１０に液晶ディスプレイ等の表示部を設けて表示させるようにしてもよく、また、ブザー、ＬＥＤランプ等の警報部を設けて報知するようにしてもよい。更に、前記情報を情報処理装置２０へ送信し、情報処理装置２０が備える表示部（不図示）にて表示させるようにしてもよい。更に、前記不正コードを検出した旨の情報が生成されたことを受けて通信を遮断するようにしてもよい。

実施の形態３．

前述の実施の形態では、ルータ、スイッチ、ブロードバンドルータ等のデータ通信で利用される中継装置に本発明を適用した形態について説明したが、パーソナルコンピュータ、サーバ装置、携帯電話機、ＰＤＡ等の通信機能を有した情報処理装置に適用することも可能である。

第９図は本実施の形態に係る侵入検知システムの構成を説明する模式図である。図中５０は、パーソナルコンピュータのような情報処理装置であり、該情報処理装置５０にはルータのような中継装置４０を介してデータ通信網Ｎへ接続されている。情報処理装置５０は、データ通信網Ｎ及び中継装置４０を通じて各種の通信機器、及び他の情報処理装置からデータを受信するとともに、それらの通信機器、情報処理装置へデータを送信するようにしている。

中継装置４０には、ＣＰＵ４１、メモリ４２、及び通信ＩＦ４３、４４を備えており、メモリ４２には、通信の経路制御情報が記憶されたルーティングテーブル４２ａと、受信を拒否すべき通信相手の識別情報（例えば、ＩＰアドレス又はポート番号等）が記憶されたフィルタリングテーブル４２ｂとを有している。情報処理装置５０から外部へデータを送信する際にルーティングテーブル４２ａにより伝送経路が設定され、外部からデータを受信する際、フィルタリングテーブル４２ｂを参照することにより受信を拒否すべき通信相

手であるか否かが判定される。

情報処理装置５０は、ＣＰＵ５１を備えており、バス５２を介して、ＲＯＭ５３、ＲＡＭ５４、表示部５５、入力部５６、通信部５７、補助記憶装置５８、及び内部記憶装置５９等の各種ハードウェアに接続されている。ＣＰＵ５１は、ＲＯＭ５３に格納された制御プログラムに従って、それらのハードウェアを制御する。ＲＡＭ５４は、ＳＲＡＭ又はフラッシュメモリ等で構成され、ＲＯＭ５３に格納された制御プログラムの実行時に発生するデータを記憶する。

表示部５５は、ＣＲＴ、液晶ディスプレイ等の表示装置であり、入力部５６は、キーボード、マウス等の入力装置である。表示部５５及び入力部５６は、例えば、送信すべきデータの入力及び表示をする際に利用される。通信部５７は、モデム等の回線終端装置を備えており、中継装置４０を介した各種データの送受信を制御する。

補助記憶装置５８は、本発明のコンピュータプログラム及びデータを記録したＦＤ、ＣＤ－ＲＯＭ等の記録媒体６０からコンピュータプログラム及びデータを読取るＦＤドライブ、ＣＤ－ＲＯＭドライブ等からなり、読取られたコンピュータプログラム及びデータは、内部記憶装置５９に記憶される。内部記憶装置５９に記憶されているコンピュータプログラム及びデータは、ＲＡＭ５４に読込まれ、ＣＰＵ５１が実行することで本実施の形態に係る情報処理装置５０として動作する。

なお、本発明のコンピュータプログラムは、記録媒体６０により提供されるだけでなく、データ通信網Ｎを通じて提供される形態であってもよいことは勿論である。

前述のコンピュータプログラムは、情報処理装置５０の起動時に自動的にＲＡＭ５４に読込まれる常駐型のプログラムであることが望ましく、通信部５７にて外部からデータを受信した際に、自動的

に不正コードを検出するようにしておくとよい。なお、不正コードの検出手順については、実施の形態１及び実施の形態２で説明した通りであるので説明を省略する。

本実施の形態では、パーソナルコンピュータのような情報処理装置５０を利用して不正コードを含んだデータを検出する構成としたが、パーソナルコンピュータの他、携帯電話機、ＰＤＡ、コンピュータゲーム機、車載通信装置、各種の情報家電に適用できることは勿論である。

また、本発明のコンピュータプログラムをＦＤ、ＣＤ－ＲＯＭ等の記録媒体に記録させて提供することにより、コンピュータウィルスを検出するアプリケーションソフトウェアのパッケージとして提供することも可能である。

産業上の利用可能性

以上、詳述したように、分岐命令に係る命令コードを入力されたデータから検索し、検索された命令コードの分岐元アドレス及び分岐先アドレスを記憶し、分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断し、分岐先アドレスに前記命令コードが対応付けられていると判断した場合、命令コードの呼出先アドレスを記憶し、記憶した呼出先アドレスが分岐元アドレス及び分岐先アドレスの間にあるか否かを判断するようにしている。したがって、通常の実行コードでは見られない普遍的な構造に着目しているため、不正コードを変形させた場合であっても検出できる可能性が高く、未知の攻撃データが現れたときでも、不正コードの本質的処理が変わらない限り、不正コードを見抜くことができる。また、命令コードを逐次的に読込むことによって、不正コードであるか否かの判定が可能であるた

め処理速度が速く、例えば通信により受信したデータに対してリアルタイムに判定することができる。

また、命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かの判断をする手段を更に備えているため、不正コードの検出精度が向上する。

また、所定の処理を実行する命令コード群を呼出すための命令コードを入力されたデータから検索し、命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かを判断するため、不正コードであるか否かの判定が簡単であり、しかも精度良く判定することができる。

更に、所定の処理を実行する命令コード群を呼出すための命令コードを入力されたデータから検索し、前記命令コードが検索された場合、命令コード群に復帰先アドレスを取得するための命令コードが含まれるか否かを判断するため、不正コードであるか否かの判定が簡単であり、しかも精度良く判定することができる等、本発明は優れた効果を奏する。

請求の範囲

1．複数の命令コードを含むデータの入力を受付け、受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理方法において、

分岐命令に係る命令コードを前記データから検索し、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶し、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断し、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶し、記憶した呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断することを特徴とするデータ処理方法。

2．複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理装置において、

分岐命令に係る命令コードを前記データから検索する手段と、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶する手段と、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断する手段と、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶する手段と、記憶した呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断する手段と、前記呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にある場合、前

記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特徴とするデータ処理装置。

３．前記命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かの判断をする手段を更に備え、前記文字列が前記復帰先アドレスに対応付けられている場合、前記データが不正処理を実行するデータである旨の情報を出力すべくなしてあることを特徴とする請求項２に記載のデータ処理装置。

４．複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理装置において、

所定の処理を実行する命令コード群を呼出すための命令コードを前記データから検索する手段と、前記命令コード群の復帰先アドレスに所定の文字列が対応付けられているか否かを判断する手段と、前記文字列が前記復帰先アドレスに対応付けられている場合、前記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特徴とするデータ処理装置。

５．複数の命令コードを含むデータの入力を受付ける手段を備え、該手段にて受付けたデータに含まれる命令コードに基づいて実行される処理が不正処理であるか否かを判断するデータ処理装置において、

所定の処理を実行する命令コード群を呼出すための命令コードを前記データから検索する手段と、前記命令コードが検索された場合、前記命令コード群の復帰先アドレスを取得するための命令コードが前記命令コード群に含まれるか否かを判断する手段と、前記命令コードが前記命令コード群に含まれる場合、前記データが不正処理を実行するデータである旨の情報を出力する手段とを備えることを特

徴とするデータ処理装置。

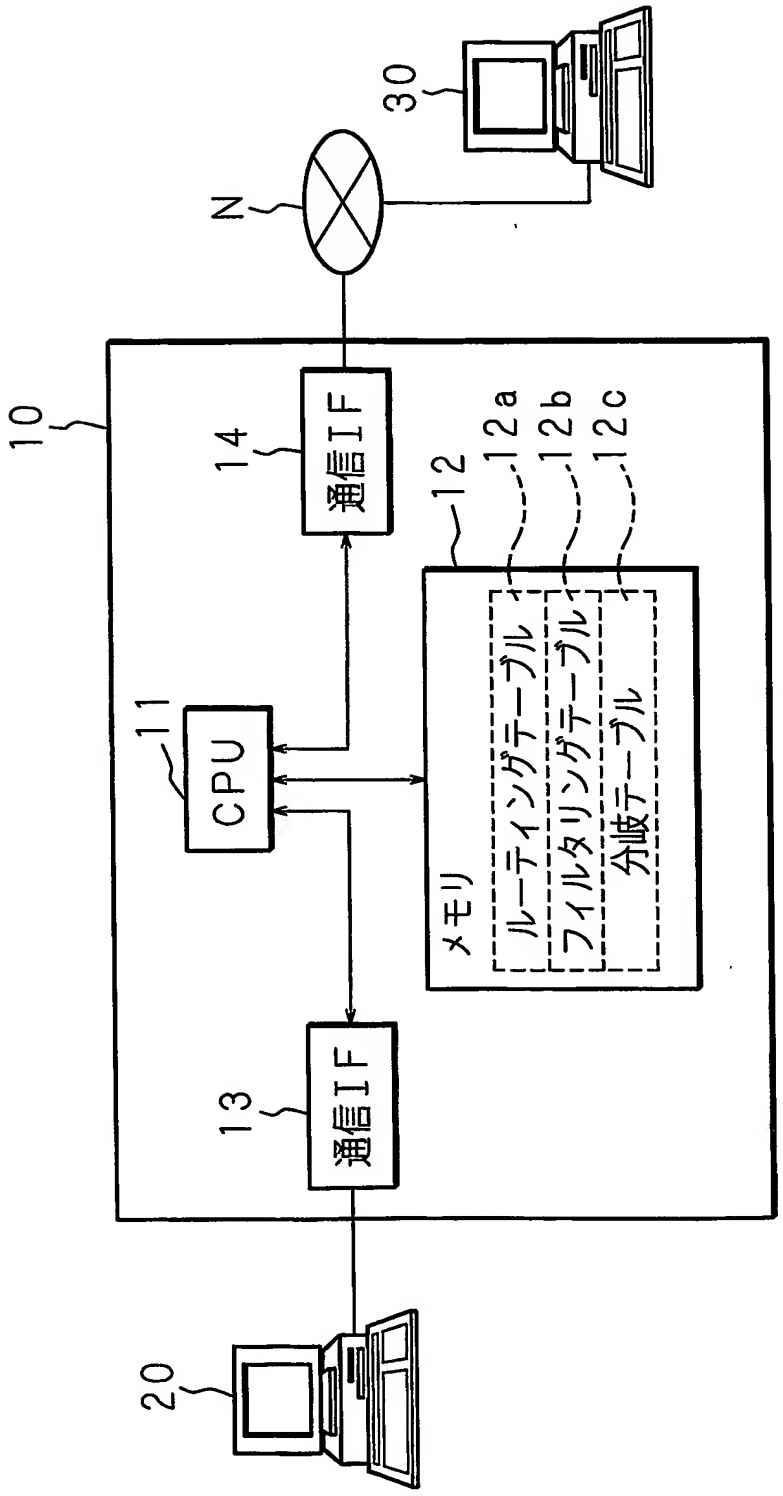
6．コンピュータに、入力された複数の命令コードを含むデータに基づいて実行される処理が不正処理であるか否かを判断させるステップを有するコンピュータプログラムにおいて、

コンピュータに、分岐命令に係る命令コードを前記データから検索させるステップと、コンピュータに、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶させるステップと、コンピュータに、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断させるステップと、コンピュータに、前記分岐先アドレスに前記命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶させるステップと、コンピュータに、記憶させた呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断させるステップと有することを特徴とするコンピュータプログラム。

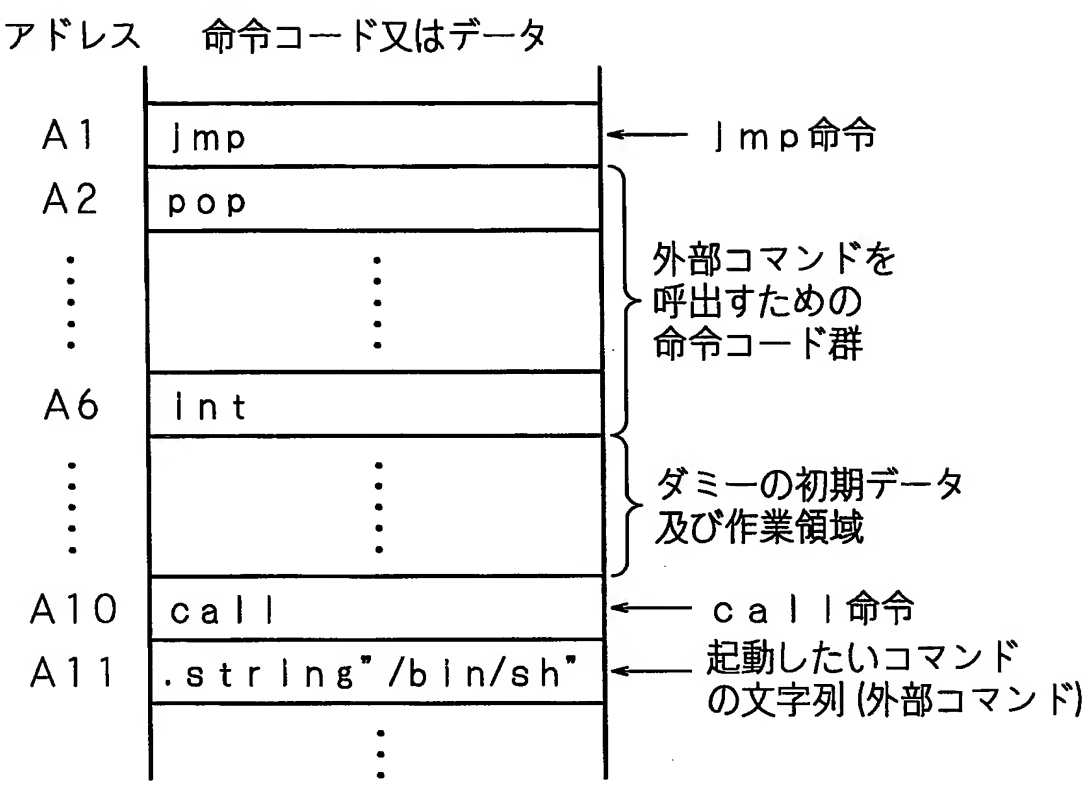
7．コンピュータに、入力された複数の命令コードを含むデータに基づいて実行される処理が不正処理であるか否かを判断させるステップを有するコンピュータプログラムが記録されているコンピュータでの読取りが可能な記録媒体において、

コンピュータに、分岐命令に係る命令コードを前記データから検索させるステップと、コンピュータに、検索された命令コードに対応付けられている分岐元アドレス、及び前記命令コードの分岐先に対応付けられている分岐先アドレスを記憶させるステップと、コンピュータに、前記分岐先アドレスに、所定の処理を実行する命令コード群を呼出すための命令コードが対応付けられているか否かを判断させるステップと、コンピュータに、前記分岐先アドレスに前記

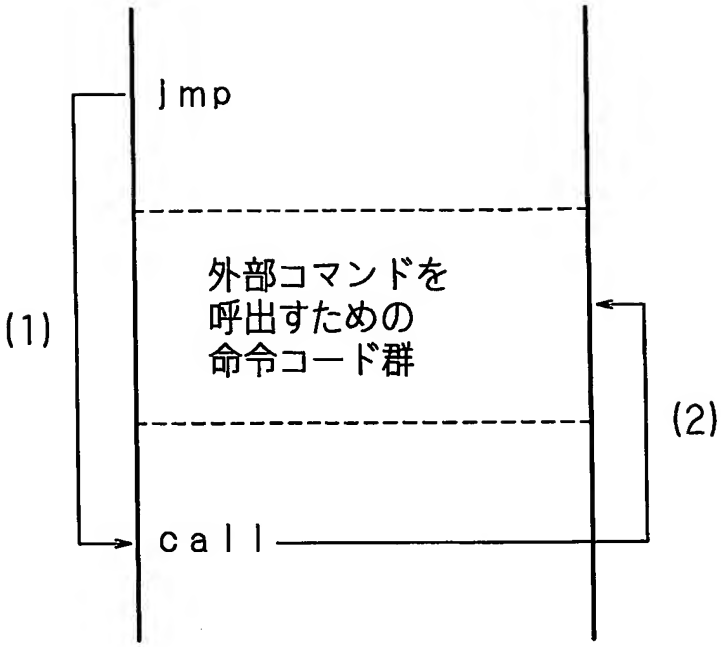
命令コードが対応付けられていると判断した場合、前記命令コードの呼出先アドレスを記憶させるステップと、コンピュータに、記憶させた呼出先アドレスが前記分岐元アドレス及び分岐先アドレスの間にあるか否かを判断させるステップと有するコンピュータプログラムが記録されていることを特徴とするコンピュータでの読取りが可能な記録媒体。


30
N
10
14
通信IF
12
12a
12b
12c
メモリ
ルーティングテーブル
フィルタリングテーブル
分岐テーブル
11
CPU
13
通信IF
20

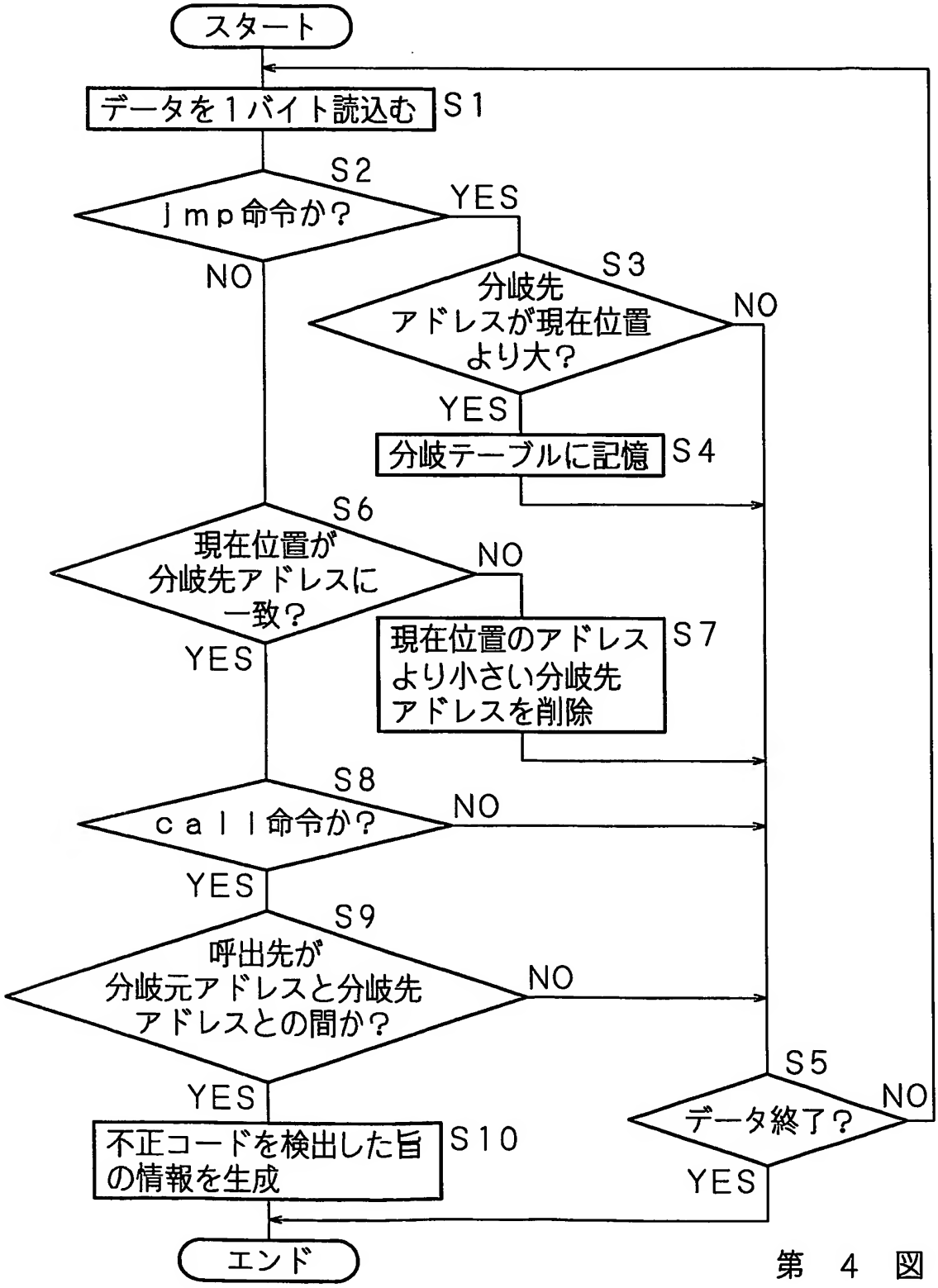
第 1 図


アドレス
命令コード又はデータ
A1
jmp
A2
pop
A6
Int
A10
call
A11
.string"/bin/sh"
jmp命令
外部コマンドを
呼出すための
命令コード群
ダミーの初期データ
及び作業領域
call命令
起動したいコマンド
の文字列(外部コマンド)

第 2 図



第 3 図

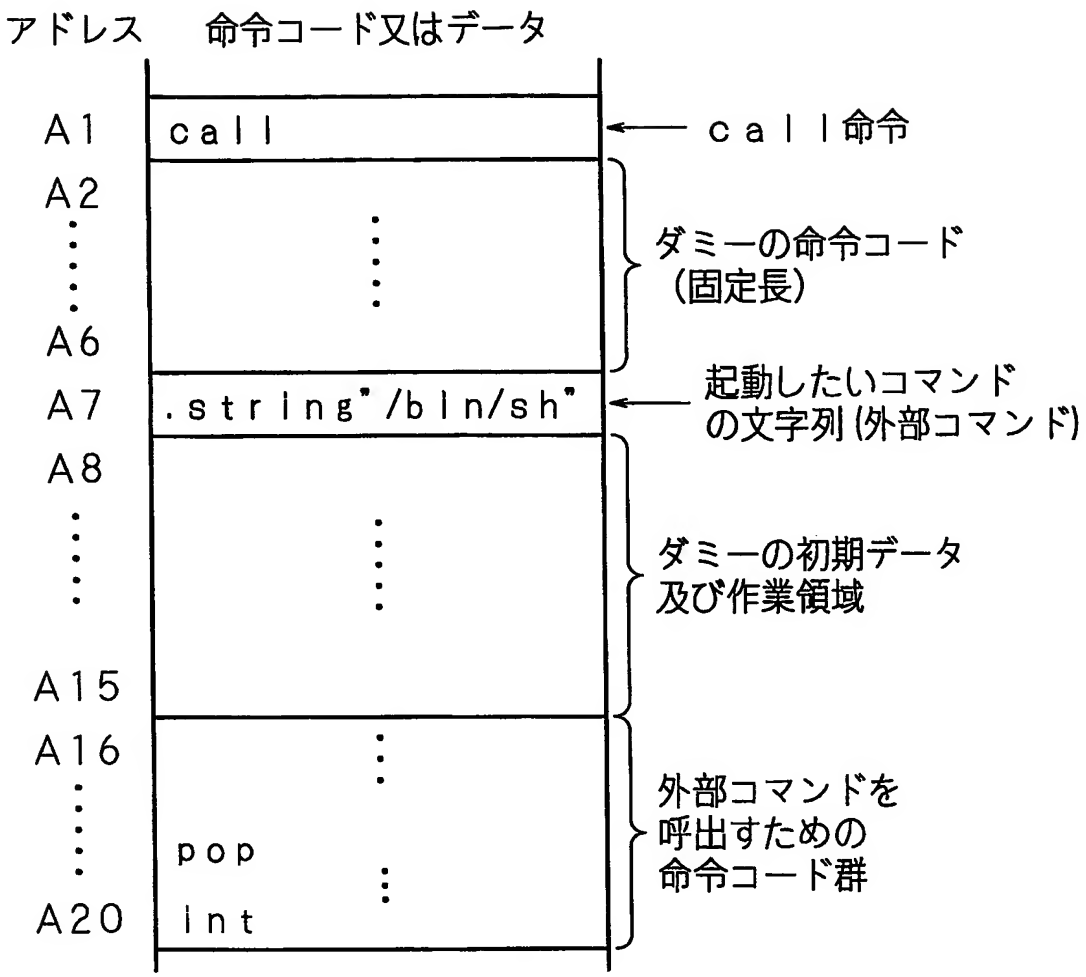

スタート
データを１バイト読込む
S1
S2
ｊｍｐ命令か？
YES
NO
S3
分岐先
アドレスが現在位置
より大？
NO
YES
分岐テーブルに記憶
S4
S6
現在位置が
分岐先アドレスに
一致？
NO
YES
現在位置のアドレス
より小さい分岐先
アドレスを削除
S7
S8
ｃａｌｌ命令か？
NO
YES
S9
呼出先が
分岐元アドレスと分岐先
アドレスとの間か？
NO
YES
不正コードを検出した旨
の情報を生成
S10
S5
データ終了？
NO
YES
エンド

第　4　図

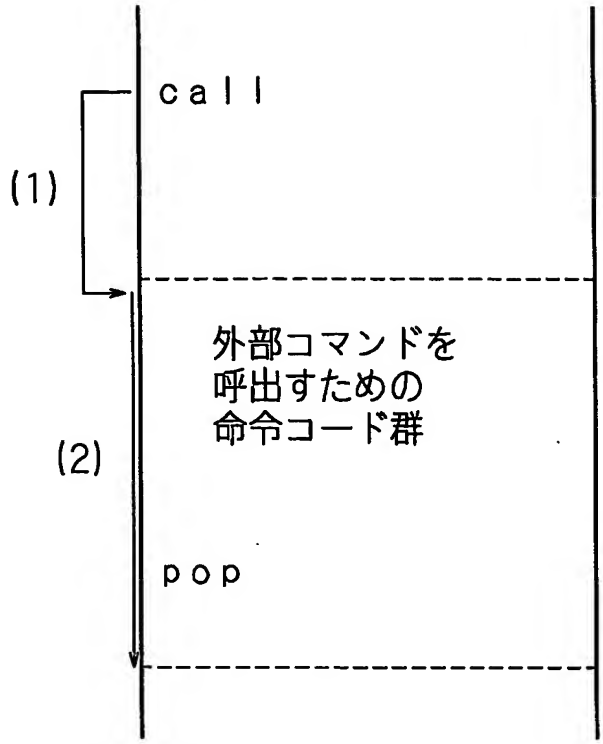
12c

分岐元アドレス	分岐先アドレス
A1	A10
⋮	⋮

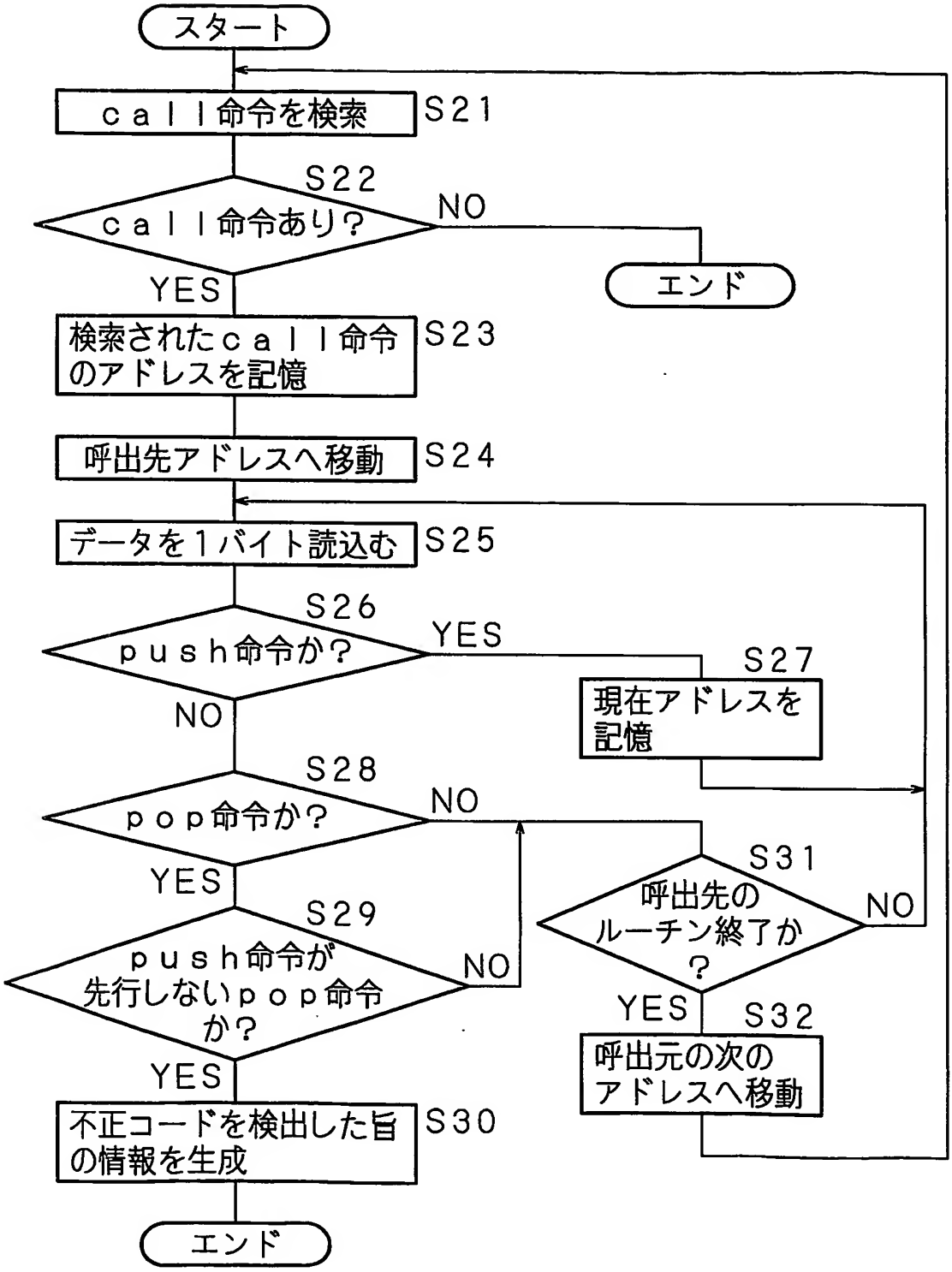
第 5 図


アドレス
命令コード又はデータ
A1
call
A2
A6
A7
.string"/bin/sh"
A8
A15
A16
A20
pop
int
call命令
ダミーの命令コード
(固定長)
起動したいコマンド
の文字列(外部コマンド)
ダミーの初期データ
及び作業領域
外部コマンドを
呼出すための
命令コード群

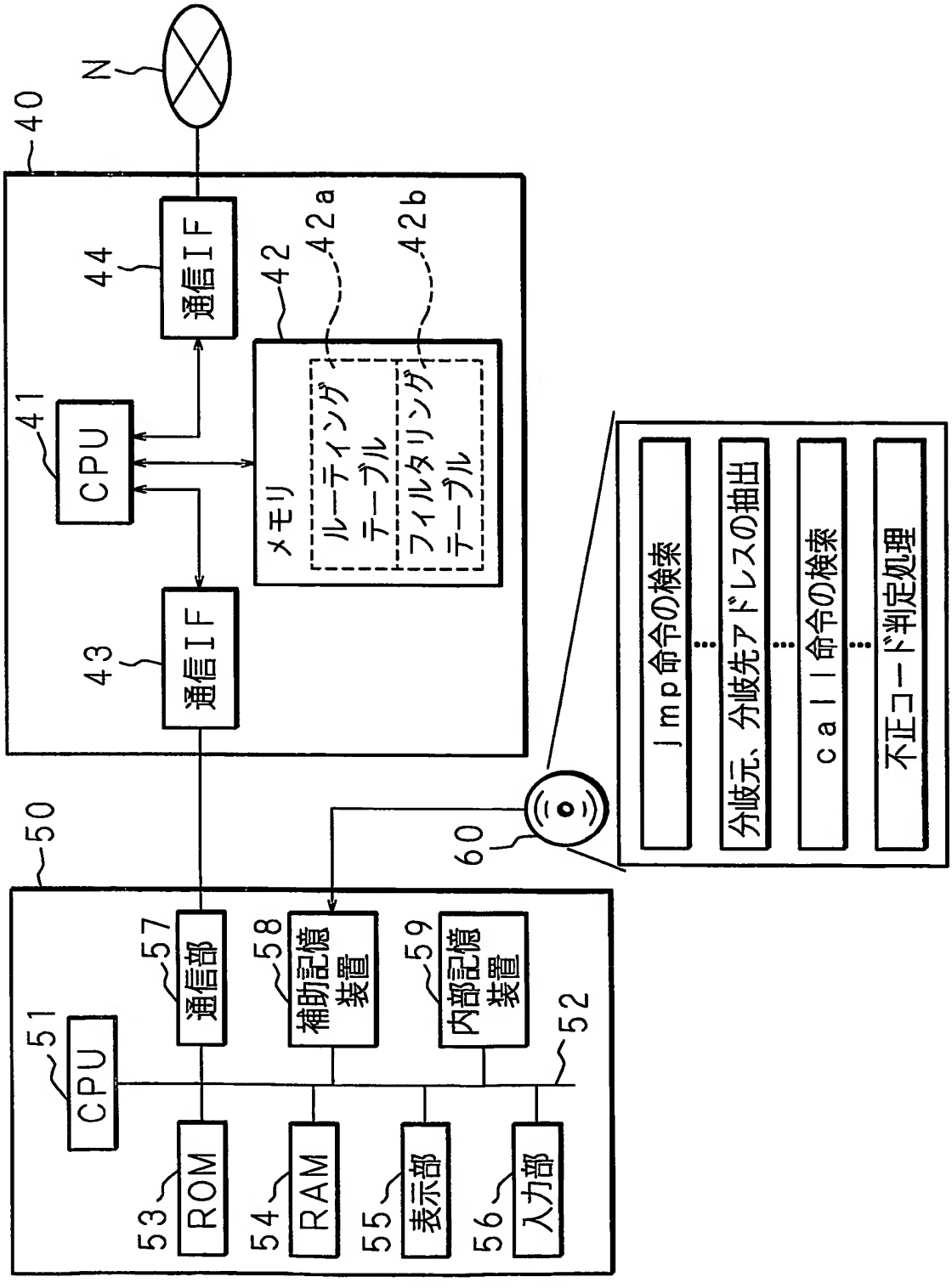
第 6 図



第 7 図


スタート
ｃａｌｌ命令を検索
S21
S22
ｃａｌｌ命令あり？
NO
エンド
YES
検索されたｃａｌｌ命令のアドレスを記憶
S23
呼出先アドレスへ移動
S24
データを１バイト読込む
S25
S26
ｐｕｓｈ命令か？
YES
S27
現在アドレスを記憶
NO
S28
ｐｏｐ命令か？
NO
YES
S31
呼出先のルーチン終了か？
NO
S29
ｐｕｓｈ命令が先行しないｐｏｐ命令か？
NO
YES
S32
呼出元の次のアドレスへ移動
YES
不正コードを検出した旨の情報を生成
S30
エンド

第　８　図


N
40
44
通信IF
42
42a
42b
41
CPU
メモリ
ルーティングテーブル
フィルタリングテーブル
43
通信IF
50
60
Jmp命令の検索
分岐元、分岐先アドレスの抽出
call命令の検索
不正コード判定処理
51
CPU
57
通信部
58
補助記憶装置
59
内部記憶装置
52
53
ROM
54
RAM
55
表示部
56
入力部

第 9 図

INTERNATIONAL SEARCH REPORT

International Application No.
PCT/JP03/09894

A. CLASSIFICATION OF SUBJECT MATTER
Int.Cl[7] G06F11/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
Int.Cl[7] G06F11/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2003
Kokai Jitsuyo Shinan Koho	1971-2003	Jitsuyo Shinan Toroku Koho	1996-2003

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	Edited by Suguru YAMAGUCHI, 'Joho Security', first edition, Kyoritsu Shuppan Co., Ltd., (JP), 20 September, 2000 (20.09.00), pages 150 to 161	1-7
A	Written by Gakuto MASUDA, 'Computer Virus', first edition, Kabushiki Kaisha SCC, (JP), 16 January, 2000 (16.01.00), pages 108 to 110	1-7
A	Written by Palevich, J., translated by MAKINO, "E-Mail from Mountain View Dai 31 Kai Computer Virus no Subete", ASCII DOS/V ISSUE , (JP), 01 September, 1999 (01.09.99), Vol.5, No.9, pages 124 to 125	1-7

☐ Further documents are listed in the continuation of Box C. ☐ See patent family annex.

* Special categories of cited documents:
"A" document defining the general state of the art which is not considered to be of particular relevance
"E" earlier document but published on or after the international filing date
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
"O" document referring to an oral disclosure, use, exhibition or other means
"P" document published prior to the international filing date but later than the priority date claimed
"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"&" document member of the same patent family

Date of the actual completion of the international search	Date of mailing of the international search report
02 October, 2003 (02.10.03)	14 October, 2003 (14.10.03)
Name and mailing address of the ISA/ Japanese Patent Office	Authorized officer
Facsimile No.	Telephone No.

Form PCT/ISA/210 (second sheet) (July 1998)

国際調査報告

国際出願番号 PCT/JP03/09894

A. 発明の属する分野の分類（国際特許分類（IPC））

Int. Cl⁷ G06F11/00

B. 調査を行った分野

調査を行った最小限資料（国際特許分類（IPC））

Int. Cl⁷ G06F11/00

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922－1996年
日本国公開実用新案公報	1971－2003年
日本国登録実用新案公報	1994－2003年
日本国実用新案登録公報	1996－2003年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

C. 関連すると認められる文献

引用文献のカテゴリー＊	引用文献名　及び一部の箇所が関連するときは、その関連する箇所の表示	関連する請求の範囲の番号
A	山口英編、「情報セキュリティ」、初版、共立出版株式会社（日）、2000.09.20、p.150－161	1－7
A	益田岳人著、「コンピュータ・ウィルス」、初版、株式会社SCC（日）、2000.01.16、p.108－110	1－7
A	Palevich, J.著、牧野訳、"E－Mail from Mountain View 第31回 コンピュータウィルスのすべて"、ASCII DOS/V ISSUE（日）、1999.09.01、第5巻、第9号、p.124－125	1－7

☐ C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

＊ 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日 02.10.03	国際調査報告の発送日 14.10.03
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100－8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官（権限のある職員） 林　毅　印　5B　9193 電話番号　03－3581－1101　内線　3546

様式PCT/ISA/210（第2ページ）（1998年7月）